(12) DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITÉ DE COOPÉRATION EN MATIÈRE DE BREVEIS (PCI)

(19) Organisation Mondiale de la Propriété Intellectuelle

Bureau international



(43) Date de la publication internationale 10 juin 2004 (10.06.2004)

PCT

(10) Numéro de publication internationale WO 2004/049163 A1

- (51) Classification internationale des brevets⁷: G06F 11/36, 11/28
- (21) Numéro de la demande internationale :

PCT/FR2002/003996

(22) Date de dépôt international :

21 novembre 2002 (21 11 2002)

(25) Langue de dépôt :

français

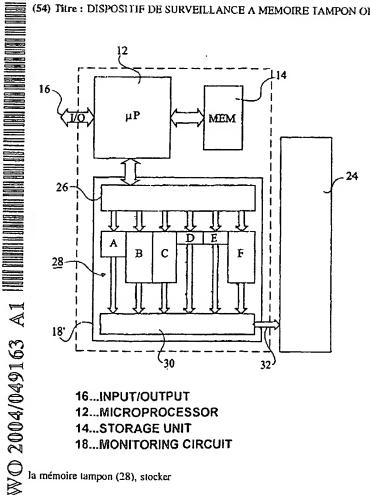
(26) Langue de publication :

français

- (71) Déposant (pour tous les États désignés sauf US): SIMI-CROELECTRONICS S.A. [FR/FR]; 29. Boulevard Romain Rolland, F-92120 Montrouge (FR).
- (72) Inventeur; et
- (75) Inventeur/Déposant (pour US seulement): ROBERT, Xavier [FR/FR]; 2, lotissement le Beau Pré, F-38450 Saint Georges de Commiers (FR)
- (74) Mandataire: DE BEAUMONT, Michel; 1, rue Champollion, F-38000 Grenoble (FR).
- (81) États désignés (national) : IP. US.

[Suite sur la page suivante]

- (54) Title: MONITORING DEVICE WITH OPTIMIZED BUFFER
- (54) Titre : DISPOSITIF DE SURVEILLANCE A MEMOIRE TAMPON OPTIMISEE



16...INPUT/OUTPUT

12...MICROPROCESSOR

14...STORAGE UNIT

18...MONITORING CIRCUIT

la mémoire tampon (28), stocker

- (57) Abstract: The invention concerns a monitoring device (18') integrated to a microprocessor chip (12) executing a series of instructions. comprising: means (26) for producing simultaneously several types of monitoring messages of the microprocessor, a buffer (28) divided into several blocks (A, B, C, D, E) each of which is designed to store only messages of one of the types capable of being produced simultaneously, the size of each block depending on the maximum frequency at which the messages can be stored, and means (26) for, each time one or more messages are simultaneously stored in the blocks (A, B, C, D, E) of the buffer (28), storing in a predetermined block (F) of the buffer a coded value representing said block(s) of the buffer.
- (57) Abrégé : L'invention concerne un dispositif de surveillance (18') intégré à la puce d'un microprocesseur (12) exécutant une suite d'instructions, comprenant: un moyen (26) susceptible de produire en même temps plusieurs types de messages de surveillance du microprocesseur; une mémoire tampon (28) divisée en plusieurs blocs (A, B, C, D, E), dont chacun est prévu pour ne stocker que des messages de l'un des types de messages susceptibles d'être produits en même temps, la taille de chaque bloc dépendant de la fréquence maximale à laquelle les messages peuvent y être stockés; et un moyen (26) pour, chaque fois qu'un ou plusieurs messages sont stockés simultanément dans des blocs (A, B, C, D, E) de

[Suite sur la page sulvante]



(84) États désignés (régional): brevet européen (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, IE, IT, LU, MC, NI., PT, SE, SK, TR).

En ce qui concerne les codes à deux lettres et autres abréviations se référer aux 'Notes explicatives relatives aux codes et abréviations' figurant au début de chaque numéro ordinaire de la Gazette du PCT.

Publiéc :

avec rapport de recherche internationale